

PCIe9758 同步采集卡

硬件使用说明书



北京阿尔泰科技发展有限公司

产品研发部修订

目 录

第一章 功能概述	2
第一节、产品应用	2
第二节、AD 模拟量输入功能	2
第三节、DI 数字量输入功能	3
第四节、DO 数字量输出功能	3
第五节、PWM 测频性能指标	3
第六节、其他指标	3
第七节、板卡尺寸	3
第八节、产品安装核对表	3
第九节、安装指导	3
第二章 元件布局图	5
第一节、主要元件布局图	5
第二节、板卡结构框图	5
第三节、主要元件功能说明	5
第四节、DI/DO 数字量信号输入输出连接器定义	6
第五节、触发信号输出连接器定义	6
第六节、信号输入输出连接器定义	7
第三章 信号输入输出连接器及连接方法	8
第一节、AD 模拟量信号输入连接器定义	8
第二节、DI 数字量输入的的信号连接方法	8
第三节、DO 数字量输出的的信号连接方法	9
第四节、时钟输入输出和触发信号连接方法	9
第四章 数据格式、排放顺序及换算关系	10
第一节、AD 模拟量输入数据格式及码值换算	10
第二节、AD 多通道采集时的数据排放顺序	10
第五章 各种功能的使用方法	11
第一节、AD 触发功能的使用方法	11
第二节、AD 内时钟与外时钟功能原理	14
第三节、PWM 的使用方	14
第四节、多卡同步的实现方法	14
第五节、软件自动校准	16
第六章 产品的应用注意事项、校准及保修	17
第一节、注意事项	17
第二节、AD 模拟量输入的校准	17
第三节、保修	17

第一章 功能概述

信息社会的发展，在很大程度上取决于信息与信号处理技术的先进性。数字信号处理技术的出现改变了信息与信号处理技术的整个面貌，而数据采集作为数字信号处理的必不可少的前期工作在整个数字系统中起到关键性、乃至决定性的作用，其应用已经深入到信号处理的各个领域。实时信号处理、数字图像处理等领域对高速度、高精度数据采集卡的需求越来越大。PCI Express 作为新一代的总线接口，数据传输率达到 PCI 总线所不能提供的高带宽。我公司推出的 PCIe9758 同步采集卡综合了国内外众多同类产品的优点，以其使用的便捷、稳定的性能、极高的性价比，获得多家试用客户的一致好评，是一款真正具有可比性的产品，也是您理想的选择。

第一节、产品应用

PCIe9758 卡是一款 PCI Express 总线的数据采集卡，总线类型：PCIe 1.1 X1，兼容 PCI Express 2.0 总线接口标准，能够实现高速数据传输，适用于实验室振动状态在线监测、噪声试验、温度试验、环境试验、低速风洞试验等较低速动态信号的实时记录采集。它的主要应用场合为：

- 无线通讯
- 雷达/声纳
- 超声
- 图形成像

第二节、AD 模拟量输入功能

注：括号中的单词为软件中的 AD 参数

- ◆ 转换器类型：AD7626
- ◆ 输入量程： $\pm 5V$ 、 $\pm 2.5V$ 、 $\pm 1.25V$ 、 $\pm 625mV$
- ◆ 转换精度：16 位 (Bit)
- ◆ 采样频率 (Frequency)：10MS/s
注释：各通道实际采样速率=采样速率（同步采集）
- ◆ 物理通道数：4 通道同步
- ◆ 板卡时钟：40M
- ◆ 分频系数： $50 \sim 2^{32}$ ，32 位宽
- ◆ 模拟量输入方式：双端模拟输入
- ◆ 通道切换方式：4 通道 4 芯片独立工作
- ◆ 数据读取方式：非空和半满查询方式、DMA 方式（此方式速度最高）
- ◆ 存储器深度：64K 字（点）FIFO 存储器
- ◆ 存储器标志：满、非空、半满
- ◆ 时钟源选择 (OutClockSource)：板内时钟和板外时钟软件可选
- ◆ 触发模式 (TriggerMode)：软件内部触发、硬件外部触发
- ◆ 模拟量触发源软件可选 (TriggerSource)：ATR 触发、DTR 触发、Trigger 信号触发 (用于多卡同步)
- ◆ 触发类型：边沿触发、脉冲（电平）触发
- ◆ 触发方向：正向触发、负向触发、正负向均触发
- ◆ 触发电平 (TrigLevelVolt)：0~10V
- ◆ 模拟量触发源 (ATR) 输入范围：0~10V
- ◆ 触发源 DTR 输入范围：标准 TTL 电平
- ◆ AD 转换时间： $\leq 1.25\mu s$
- ◆ 软件自动校准
- ◆ 支持多卡同步
- ◆ 模拟输入阻抗：10M Ω

- ◆ 工作温度范围：0℃ ~ +70℃
- ◆ 存储温度范围：-40℃ ~ +85℃

第三节、DI 数字量输入功能

- ◆ 通道数：1 路
- ◆ 电气标准：TTL 兼容
- ◆ 高电平的最低电压：2V
- ◆ 低电平的最高电压：0.8V

第四节、DO 数字量输出功能

- ◆ 通道数：4 路
- ◆ 电气标准：CMOS 兼容
- ◆ 输出频率：≤10M
- ◆ 最大电流：≤30mA
- ◆ 高电平的最低电压：3.8V
- ◆ 低电平的最高电压：0.44V
- ◆ 上电输出：低电平

第五节、PWM 性能指标

- ◆ 通道数：4 路
- ◆ PWM 输出频率：5K
- ◆ 占空比：50%
- ◆ 电压输出范围：高电平最小：3.8V
低电平最大：0.6V
- ◆ 每通道输出电流最大：30mA

第六节、其他指标

板载时钟振荡器：40MHz

第七节、板卡尺寸

143mm（长）* 102mm（宽）

第八节、产品安装核对表

打开 PCIe9758 板卡包装后，你将会发现如下物品：

- 1、PCIe9758 板卡一个；
- 2、ART 软件光盘一张，该光盘包括如下内容：
 - a) 本公司所有产品驱动程序，用户可在 PCI 目录下找到 PCIe9758 驱动程序；
 - b) 用户手册（pdf 格式电子文档）。

第九节、安装指导

一、软件安装指导

在不同操作系统下安装 PCIe9758 板卡的方法一致，在本公司提供的光盘中含有安装程序 Setup.exe，用户双击此安装程序按界面提示即可完成安装。

二、硬件安装指导

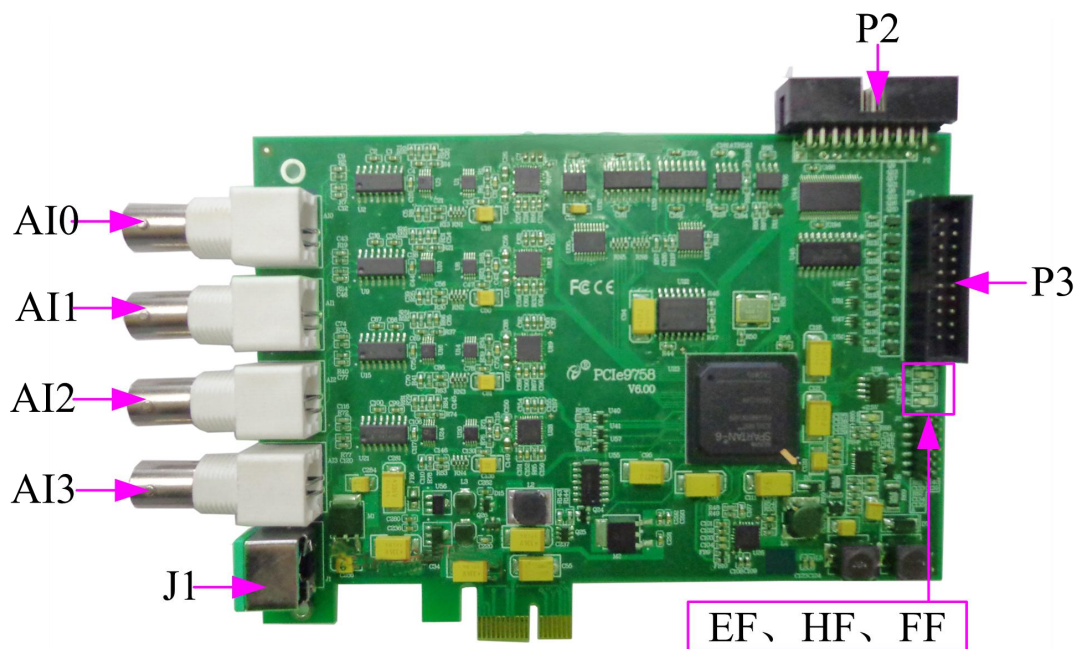
在硬件安装前首先关闭系统电源，待板卡固定后开机，开机后系统会自动弹出硬件安装向导，用户可选择

系统自动安装或手动安装。

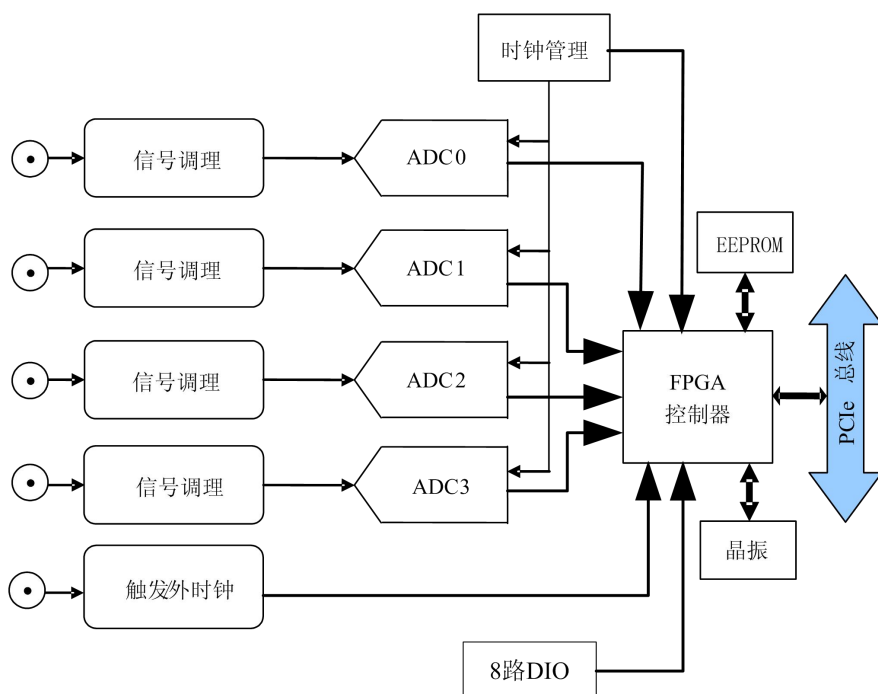
注意：不可带电插拔板卡。

第二章 元件布局图

第一节、主要元件布局图



第二节、板卡结构框图



第三节、主要元件功能说明

一、信号输入输出连接器

AI0、AI1、AI2、AI3: AD 模拟量信号输入端;

J1: AD 模拟量信号输入输出连接器;

P2: 触发信号输入输出连接器;

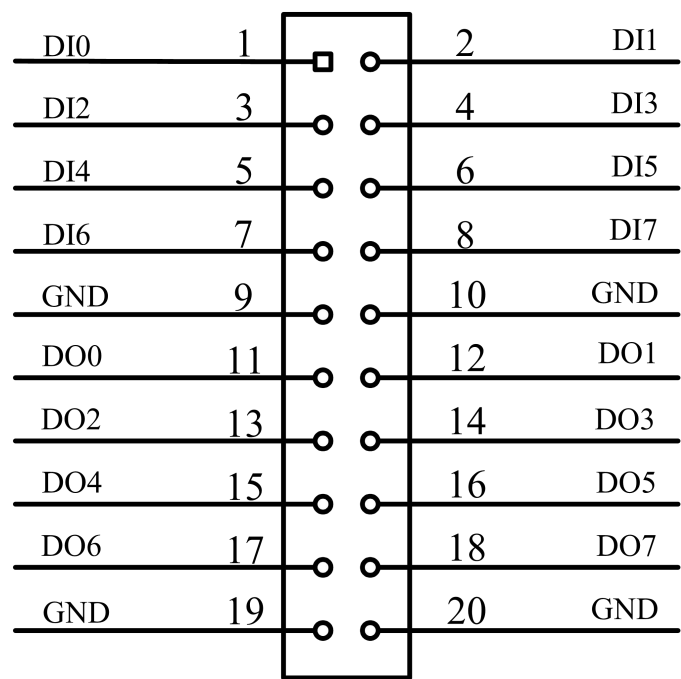
P3: 数字量信号输入输出（PWM）连接器；
注：以上连接器的详细说明请参考《[信号输入输出连接器](#)》章节。

二、状态指示灯

EF: FIFO 空指示灯，指示灯为亮状态表示 FIFO 空
HF: FIFO 半满指示灯，指示灯为亮状态表示 FIFO 半满
FF: FIFO 溢出指示灯，指示灯为亮状态表示 FIFO 溢出

第四节、DI/DO 数字量信号输入输出连接器定义

关于20芯插头P3的管脚定义(图片形式)



关于20芯插头P3的管脚定义(表格形式)

管脚信号名称	管脚特性	管脚功能定义
DI0	Input	10K数字量输入，其参考地请使用本连接器上的GND
DI1~DI7	Input	备用
DO0~DO3	Output	数字量输出，其参考地请使用本连接器上的GND
DO4~DO7	Output	5KHzPWM输出，其参考地请使用本连接器上的GND
GND	GND	数字地

注明：关于DI数字量信号的输入连接方法请参考《[DI/DO数字量输入输出的信号连接方法](#)》章节

第五节、触发信号输出连接器定义

关于20芯插头P2的管脚定义(图片形式)

AUX_CLK	1		2	GND
AUX_TRGI	3		4	GND
AUX_TRG0	5		6	GND
AUX_TRG1	7		8	GND
AUX_TRG2	9		10	GND
AUX_TRG3	11		12	GND
AUX_TRG4	13		14	GND
AUX_TRG5	15		16	GND
AUX_TRG6	17		18	GND
AUX_TRG7	19		20	GND

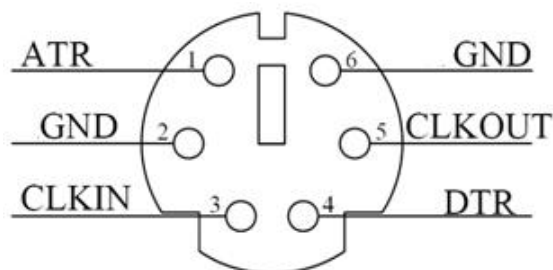
关于20芯插头P2的管脚定义(表格形式)

管脚信号名称	管脚特性	管脚功能定义
AUX_TRG0~AUX_TRG7	Input/Output	同步触发信号
AUX_CLK		保留
AUX_TRGI		保留
GND	GND	数字地

注明：关于触发信号的输出连接方法请参考《[触发的信号连接方法](#)》章节。

第六节、信号输入输出连接器定义

关于信号输入输出连接器（J1）的管脚定义如下图所示：



管脚定义：

管脚号	管脚命名	颜色	管脚功能
1	ATR	红	外触发模拟信号输入
2	GND	白	模拟信号地
3	CLKIN	绿	外时钟输入
4	DTR	黄	外触发数字信号输入
5	CLKOUT	蓝	内时钟输出
6	GND	黑	数字信号地

注明：

（一）、关于AI0~AI3信号的输入连接方法请参考《[AD模拟量输入的信号连接方法](#)》章节；

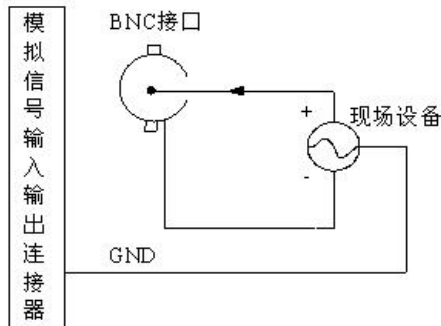
（二）、关于ATR、DTR、CLKIN、CLKOUT的信号输入连接方法请参考《[时钟输入输出和触发信号连接方法](#)》章节，ATR、DTR触发功能的使用方法请参考《[AD外触发功能](#)》章节。

第三章 信号输入输出连接器及连接方法

第一节、AD 模拟量信号输入连接器定义

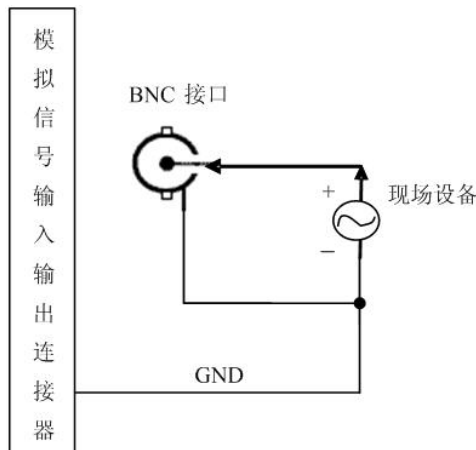
关于 BNC 输入的管脚定义：从上至下依次为 AI0~AI3，为模拟信号输入端。

AD 双端输入连接方式如下：



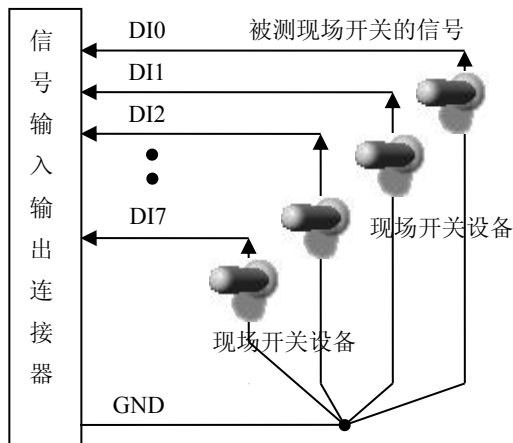
如果使用我公司配备的BNC引线进行引号输入，那么信号源的正端接BNC引线红色端，负向和地端分别接BNC引线黑色端。

AD单端输入连接方式如下：

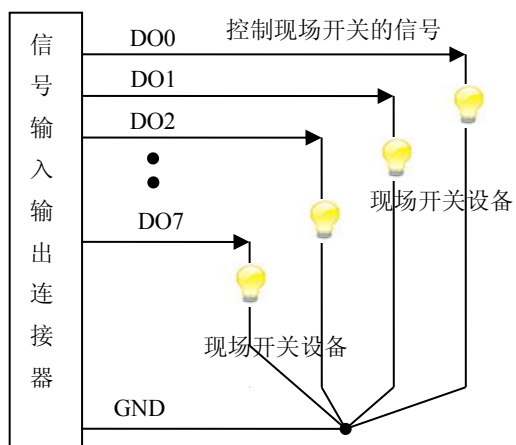


如果测试单端信号需要将 BNC 线的黑色端与板卡的 GND 连接到设备的负向或地端，BNC 的红色端接信号的正端。

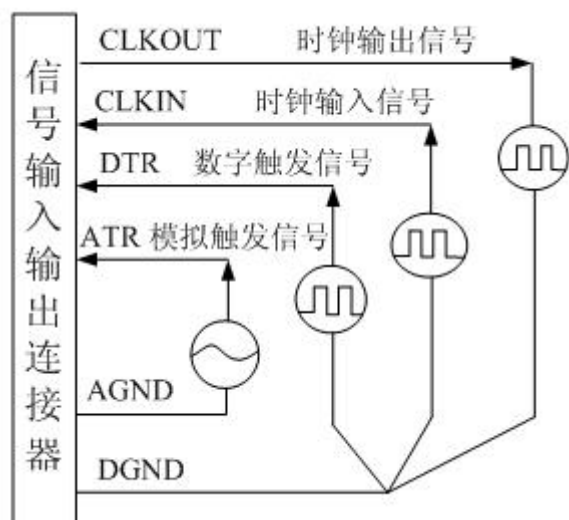
第二节、DI 数字量输入的信号连接方法



第三节、DO 数字量输出的信号连接方法



第四节、时钟输入输出和触发信号连接方法



第四章 数据格式、排放顺序及换算关系

第一节、AD 模拟量输入数据格式及码值换算

一、AD 双极性模拟量输入的数据格式

如表 4.1 所示：

输入	AD原码(二进制)	AD原码(十六进制)	AD原码(十进制)
正满度	0111 1111 1111 1111	7FFF	32767
正满度-1LSB	0111 1111 1111 1110	7FFE	32766
中间值+1LSB	0000 0000 0000 0001	0001	1
中间值(零点)	0000 0000 0000 0000	0000	0
中间值-1LSB	1111 1111 1111 1111	FFFF	65535
负满度+1LSB	1000 0000 0000 0001	8001	32769
负满度	1000 0000 0000 0000	8000	32768

4.1 AD 双极性模拟量输入数据格式

注明：当输入量程为±5V，即为双极性输入（输入信号允许在正负端范围变化）时。按照表格 4.1 所示，假设从设备中读取的 AD 端口数据为 ADBuffer(驱动程序中来自于 ReadDeviceProAD 或者 ReadDeviceDmaAD 的 ADBuffer 参数)，电压值为 Volt，那么双极性量程的转换关系公式为：

±5V 量程时：Volt = （10000.00/65536）*(((ADBuffer[0]^0x8000)&0xFFFF)-5000
±2.5V 量程时：Volt = （5000.00/65536）*(((ADBuffer[0]^0x8000)&0xFFFF)-2500
±1.25V 量程时：Volt = （2500.00/65536）*(((ADBuffer[0]^0x8000)&0xFFFF)-1250
±0.625V 量程时：Volt = （1250.00/65536）*(((ADBuffer[0]^0x8000)&0xFFFF)-625

第二节、AD 多通道采集时的数据排放顺序

本设备共四个通道并且每个通道可独立控制，每个 16Bit 采样数据点均由 1 个字（即两个字节）构成，各通道的采样点在 FIFO 存储器中依次排列，即如果四个通道同时启动，在 FIFO 中第一个采样点为 0 通道数据，第二个采样点为 1 通道数据，第三个采样点为 2 通道数据，第四个采样点为 3 通道数据，第五个采样点又为 0 通道数据，依此类推：

如表格所示：

采样点	FIFO 中的数据
1	通道 0 采样数据
2	通道 1 采样数据
3	通道 2 采样数据
4	通道 3 采样数据
5	通道 0 采样数据
6	通道 1 采样数据
·	·
·	·
·	·

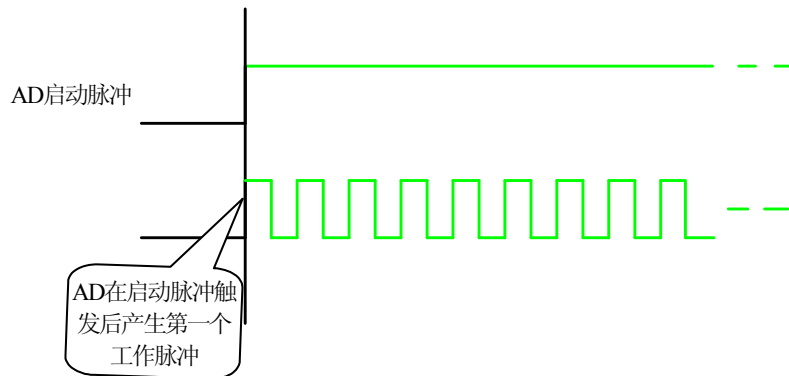
第五章 各种功能的使用方法

第一节、AD 触发功能的使用方法

一、AD 内触发功能

在初始化 AD 时，若 AD 硬件参数 ADPara.TriggerMode=PCIE9758_TRIGMODE_SOFT 时，则可实现内触发采集。在内触发采集功能下，调用 StartDeviceProAD 函数启动 AD 时，AD 即刻进入转换过程，不等待任何其他外部硬件条件，也可理解为软件触发。

具体过程请参考 5.1 图例，其中 AD 工作脉冲的周期由设定的采样频率(Frequency)决定。AD 启动脉冲由软件接口函数 StartDeviceAD 产生。



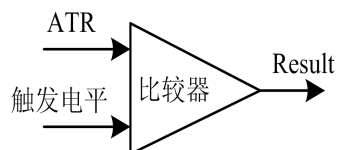
5.1 内触发图例

二、AD 外触发功能

在初始化AD时，若AD硬件参数ADPara.TriggerMode=PCIE9758_TRIGSRC_ATR时，则可实现外触发采集，若在外触发采集功能下，调用StartDeviceAD函数启动AD时，AD并不立即进入转换过程，而是要等待外部硬件触发源信号符合指定条件后才开始转换AD数据，也可理解为硬件触发。关于在什么条件下触发AD，由用户选择的触发模式(TriggerMode)、触发类型(TriggerType)、触发方向(TriggerDir)和触发源(TriggerSource)共同决定。外触发源分为ATR模拟触发和DTR数字触发。

(一)、ATR 模拟触发功能

模拟量触发是将一定范围内变化的模拟量信号 ATR 作为触发源。该触发源信号通过 J1 连接器的 ATR 脚输入，然后与模拟触发电平信号同时进入模拟比较器进行高速模拟比较，产生一个预期比较结果(Result)来触发 AD 转换(如图 5.2)。其模拟量触发源信号的有效变化范围为 $\pm 10V$ ，具体实现方法是：



5.2 模拟量比较原理

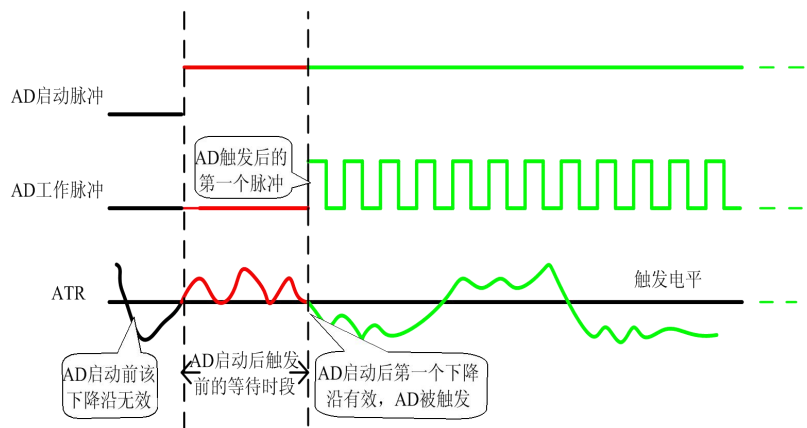
(1)、边沿触发功能

边沿触发是捕获触发源信号相对于触发电平的信号变化特征来触发 AD 转换。说的简单点，就是利用模拟比较器的输出 Result 的边沿信号作为触发条件。

当 TriggerType=PCIE9758_TRIGTYPE_EDGE 时，即为边沿触发。具体实现如下：

当 ADPara.TriggerDir = PCIE9758_TRIGDIR_NEGATIVE 时，即选择触发方向为下降沿触发，即当 ATR 触发源信号从大于触发电平变化至小于触发电平时，AD 即刻进入转换过程，在此情况下，ATR 的后续状态变化并不会影响 AD 采集，除非用户重新初始化 AD。

图 5.3 中 AD 工作脉冲的周期由设定的采样频率(Frequency)决定。AD 启动脉冲由软件接口函数 InitDeviceAD 函数产生。



5.3 下降沿触发图例

当ADPara.TriggerDir = PCIE9758_TRIGDIR_POSITIVE时，即选择触发方向为上边沿触发，它与下降沿触发方向相反，其他方面同理。

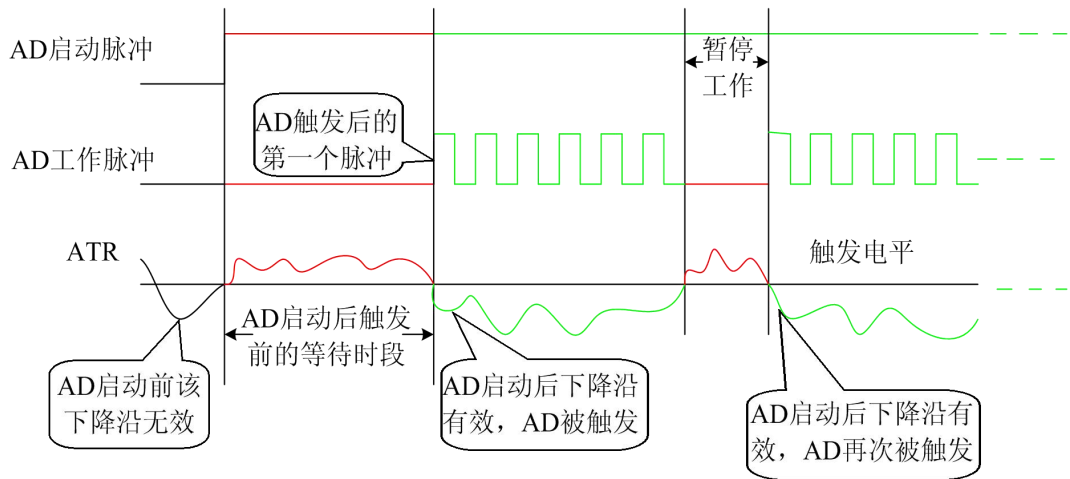
当ADPara.TriggerDir = PCIE9758_TRIGDIR_POSIT_NEGAT时，即选择触发方向为上边沿或下边沿触发。它的特点是只要触发源信号的变化跨越触发电平便立即触发AD转换。后续变化对AD采集无影响。此项功能可应用在只要外界的某一信号变化时就采集的场合。

(2)、脉冲电平触发功能

脉冲电平触发是捕获触发源信号相对于触发电平的信号以上位置或以下位置作为条件来触发 AD 转换。说的简单点，就是利用模拟比较器的输出 Result 的正脉冲作为触发条件。

当 ADPara.TriggerType=PCIE9758_TRIGTYPE_PULSE 时，即选择了脉冲电平触发功能。

当ADPara.TriggerDir = PCIE9758_TRIGDIR_NEGATIVE时（负向触发）时，若模拟触发源一旦小于触发电平时启动AD采集，一旦触发源大于触发电平时停止采集，当再小于时接着采集，即只采集位于触发电平下端的波形。如图5.4：



5.4 低电平触发

当ADPara.TriggerDir = PCIE9758_TRIGDIR_POSITIVE时（正向触发）时，若模拟触发源一旦大于触发电平时启动AD采集，一旦触发源小于触发电平时停止采集，当再大于时接着采集，即只采集位于触发电平上端的波形。

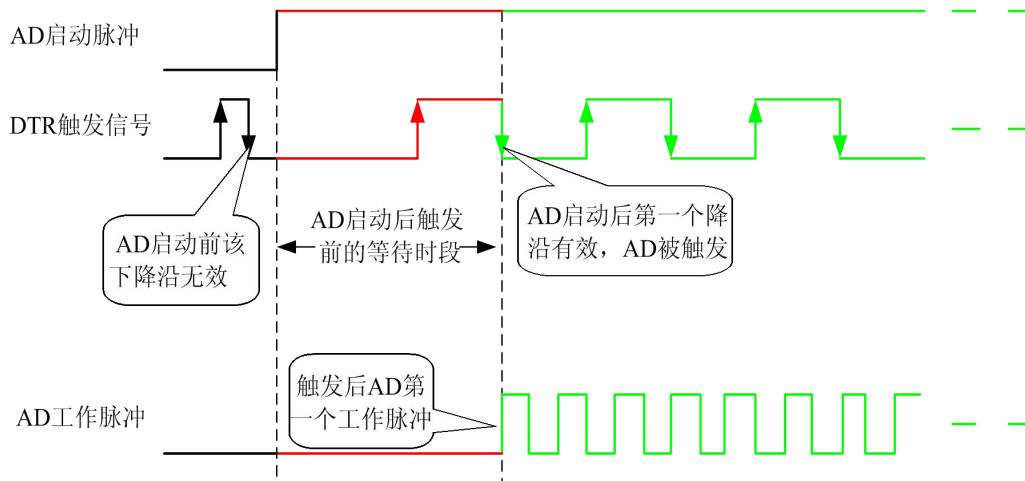
当ADPara.TriggerDir = PCIE9758_TRIGDIR_POSIT_NEGAT时，即选择触发方向为正脉冲或负脉冲触发。它的特点是不管是正脉冲或负脉冲都触发。此时它与内部软件同理。

(二)、DTR 数字触发功能

触发信号为数字信号（TTL 电平）时使用 DTR 触发，工作原理详见下文。触发类型分为边沿触发和脉冲触发。

（1）、边沿触发功能

ADPara.TriggerDir = PCIE9758_TRIGDIR_NEGATIVE时，即选择触发方向为负向触发。即当DTR触发源信号由高电平变为低电平时（也就是出现下降沿信号）产生触发事件，AD即刻进入转换过程，其后续变化对AD采集无影响。



5.5 下降沿触发图例

ADPara.TriggerDir = PCIE9758_TRIGDIR_POSITIVE时，即选择触发方向为正向触发。即当DTR触发源信号由低电平变为高电平时（也就是出现上升沿信号）产生触发事件，AD即刻进入转换过程，其后续变化对AD采集无影响。

ADPara.TriggerDir = PCIE9758_TRIGDIR_POSIT_NEGAT时，即选择触发方向为正负向触发。它的特点是只要DTR出现高低电平的跳变时（也就是出现上升沿或下降沿）产生触发事件。AD即刻进入转换过程，其后续变化对AD采集无影响。此项功能可应用在只要外界的某一信号变化时就采集的场合。

（2）、脉冲电平触发功能

当ADPara.TriggerDir = PCIE9758_TRIGDIR_NEGATIVE时（负向触发）时，即选择触发方向为负向触发。当DTR触发信号为低电平时，AD进入转换过程，一旦触发信号为高电平，AD自动停止转换，当触发信号再为低电平时，AD再次进入转换过程，即只转换触发信号为低电平时数据。

当ADPara.TriggerDir = PCIE9758_TRIGDIR_POSITIVE时（正向触发）时，即选择触发方向为正向触发。当DTR触发信号为高电平时，AD进入转换过程，一旦触发信号为低电平，AD自动停止转换，当触发信号再为高电平时，AD再次进入转换过程，即只转换触发信号为高电平时数据。

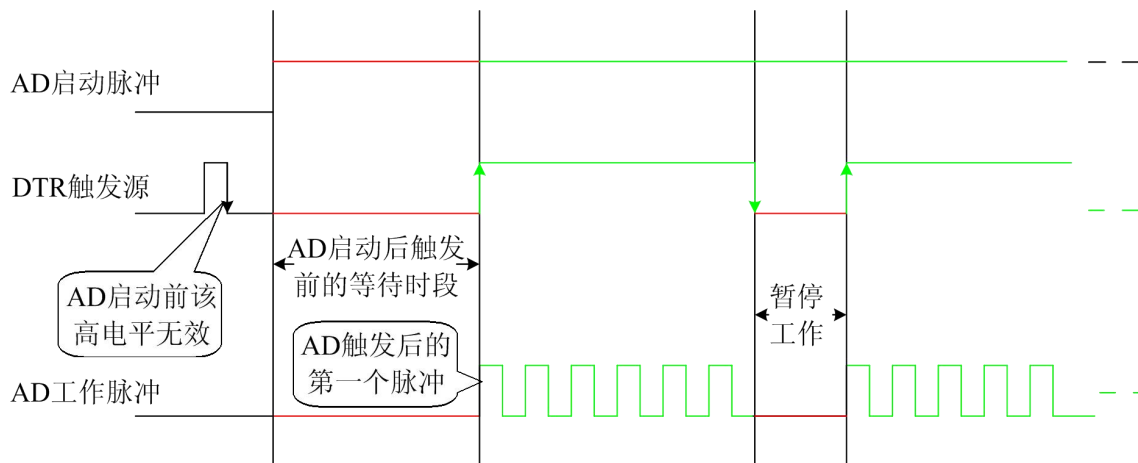


图5.6 高电平触发图例

当ADPara.TriggerDir = PCIe9758_TRIGDIR_POSIT_NEGAT时，即选择触发方向为正负向触发。它的原理与内部软件触发同理。

第二节、AD 内时钟与外时钟功能原理

一、AD 内时钟功能

内时钟功能是指使用板载时钟振荡器经板载逻辑控制电路根据用户指定的分频数分频后产生的时钟信号去触发AD定时转换。要使用内时钟功能应在软件中置硬件参数ADPara.ClockSource = PCIe9758_CLOCKSRC_IN。该时钟的频率在软件中由硬件参数ADPara.Frequency决定。如Frequency = 100000，则表示AD以100000Hz的频率工作（即100KHz，10微秒/点）。

二、AD 外时钟功能

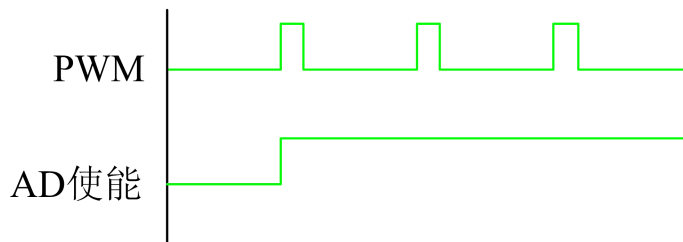
外时钟功能是指使用板外的时钟信号来定时触发AD进行转换。该时钟信号由连接器J1的CLK_IN脚输入提供。板外的时钟可以是另外一块采集卡的时钟输出（J1的CLKOUT）提供，也可以是其他设备如时钟频率发生器等。要使用外时钟功能应在软件中置硬件参数ADPara.ClockSource = PCIe9758_CLOCKSRC_OUT。该时钟的频率主要取决于外时钟的频率，而板内时钟的频率（即硬件参数ADPara.Frequency决定的频率）只有在分组采集模式下有一定作用（分组采集时内时钟的应用），其整个AD采样频率完全受控于外时钟频率。

三、TRG 触发

PCIe-9758可以选用TRG信号作为触发源，这易于实现多卡同步，具体请参考《[多卡同步的实现方法](#)》。

第三节、PWM 的使用方法

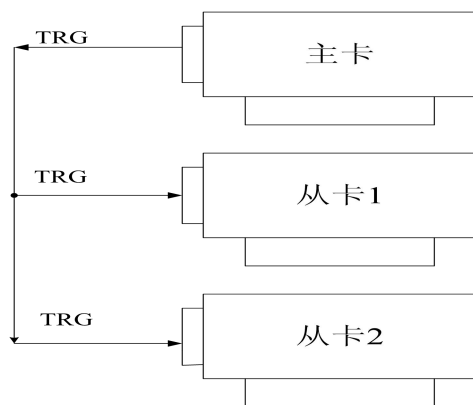
当AD启动转换时，PWM开始同步输出；即PWM与AD转换同步启动



第四节、多卡同步的实现方法

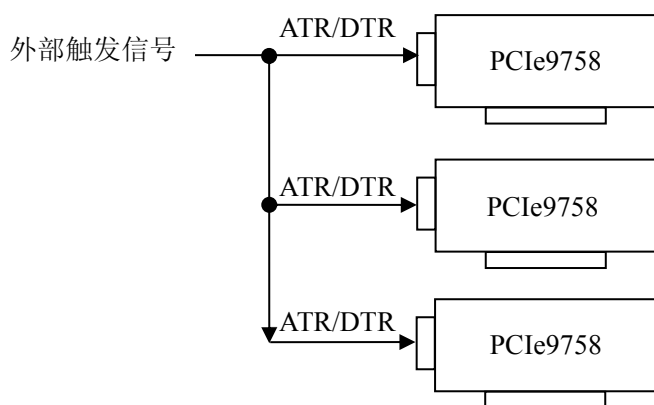
PCIe9758多卡同步可以有三种方案，第一：采用主从卡级联，第二：采用共同的外触发，第三：采用共同的外时钟。

采用主从卡级联的方案时，主卡和从卡都使用同一个Trigger信号连接，主卡使用同步10MHz的时钟并将其作为输出，而从卡接收同步10MHz的时钟并将其作为时钟的输入，待主卡、从卡按相应的时钟源模式被初始化完成后，先启动所有从卡，由于主卡还没有被启动没有输出时钟信号，所以从卡进入等待状态，直到主卡被启动的同时所有的从卡被启动，即实现了多卡同步启动的功能。



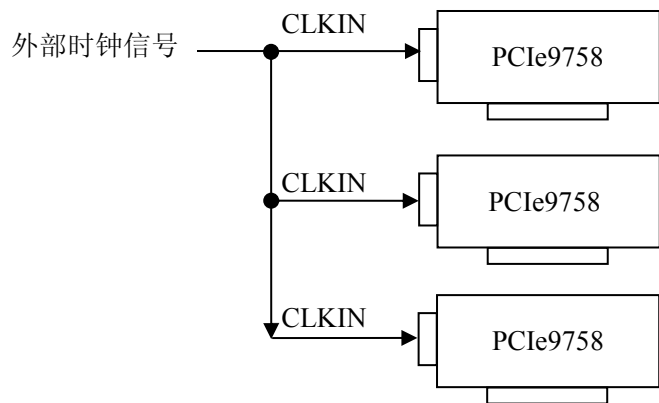
多卡级联的连接方法

采用共同的外触发的方案时，设置所有的参数请保持一致。首先设置每块卡的硬件参数，并且都使用外触发（ATR或者DTR），连接好要采集的信号，通过AI管脚输入ATR（需要设置触发电平），或DTR管脚接入触发信号，然后点击“开始数据采集”按钮，这时采集卡并不采集，等待外部触发信号，当每块采集卡都进入等待外部触发信号的状态下，使用同一个外部触发信号同时启动AD转换，达到同步采集的效果。连接方法如下：



外触发同步采集的连接方法

采用共同的外时钟的方案时，设置所有的参数请保持一致。首先设置每块卡的硬件参数，并且都使用外时钟，连接好要采集的信号，然后点击“开始数据采集”按钮，这时采集卡并不采集，等待外部时钟信号；当每块采集卡都进入等待外部时钟信号的状态下，接入外部时钟信号同时启动AD转换，达到同步采集的效果。连接方法如下：



外时钟同步采集的连接方法

第五节、软件自动校准

PCIe9758的软件自动校准功能，能在不使用任何外部信号、参考电压或测量设备的情况下，通过校准软件就能测量和校准偏移和增益误差。

自动校准完成后，校准常量被保存到EEPROM中。出厂默认的校准常量存储在固定的存储区域。

由于误差会随着时间和温度变化，建议用户在新环境中安装PCIe9758时重新校准。

注意：在自动校准开始前，请将采集卡预热至少15分钟，并且自动校准时，采集卡不要连接任何外部信号，直接将连接到板卡SMB接口的信号线拔下即可。

第六章 产品的应用注意事项、校准及保修

第一节、注意事项

在公司售出的产品包装中，用户将会找到这本硬件说明书、软件说明书和 PCIe9758 板卡，同时还有产品质保卡。产品质保卡请用户务必妥善保存，当该产品出现问题需要维修时，请用户将产品质保卡同产品一起，寄回本公司，以便我们能尽快的帮用户解决问题。

在使用该产品时，应注意产品正面的 IC 芯片不要用手去摸，防止芯片受到静电的危害。万不得已时，请先将手触摸一下主机机箱（确保主机电源三线插头中的地线与大地相接），以提前放掉身体上的静电。

第二节、AD 模拟量输入的校准

产品出厂时已经校准，只有当用户使用一段时间后，或者改变原来的量程设置时及用户认为需要时才做校准。本产品是软件自动校准，无需外接信号即可校准。

第三节、保修

PCIe9758自出厂之日起，两年内凡用户遵守运输，贮存和使用规则，而质量低于产品标准者公司免费维修。